



## La UPC presenta la Catedra CHIP

La nova Catedra universitaria en Xips per a Arquitectures Avancades i Sistemes Fotonics, la catedra CHIP, es centrara a formar i captar talent amb l'objectiu de reforçar les capacitats científiques, de disseny i de producció de la indústria de xips i semiconductors a Catalunya.

October 29, 2024

El desenvolupament de recerca avançada i la formació i la captació de talent en l'àmbit dels xips i semiconductors es el principal objectiu de la **Catedra CHIP UPC**, impulsada pel **Projecte Estratègic de Microelectrònica i Semiconductors (PERTE Chip)**, promogut pel **Ministeri per a la Transformació Digital i la Funció Pública**, i finançat amb fons europeus **Next Generation**.

La Catedra PERTE CHIP UPC busca donar resposta als reptes de la indústria dels semiconductors, impulsant la competitivitat europea en aquest sector estratègic. La seva missió es captar i formar nous talents, així com desenvolupar tecnologies innovadores que reforcin la sobirania digital a Europa. **La catedra compta amb el suport de centres de recerca? destacats com el Barcelona Supercomputing Center (BSC-CNS), l'Institut de Ciències**

**Fotoniques (ICFO), vinculats a la UPC, i 13 empreses líders en tecnologia i microelectrònica**

La iniciativa reforçara aquest sector tecnològic, oferint també una oferta formativa de grau, master i doctorat per formar professionals qualificats que puguin abordar els nous reptes d'innovació, contribuir al desenvolupament sostenible i reforçar la posició d'Europa en el marc de la competitivitat internacional. Així mateix, busca despertar vocacions tecnològiques en els més joves a través del **projecte Sidecar**, que apropa el coneixement tecnològic a estudiants de primària i secundària.

L'acte de presentació de la càtedra, que ha tingut lloc a l'Escola Tècnica Superior d'Enginyeria de Telecomunicació de Barcelona (ETSETB), ha comptat amb la participació del secretari d'Estat de Telecomunicacions, **Antonio Hernando**, i del rector de la UPC, **Daniel Crespo**. A més, hi han intervingut la directora de l'Escola, **Alba Pages**; el director del BSC-CNS, **Mateo Valero**; el director de l'Institut de Ciències Fotoniques (ICFO), **Oriol Romero-Isart**; el professor i director de la Càtedra, **Antonio Rubio**, i el director d'Enginyeria de Qualcomm, **Jordi Ros**, representant de les empreses vinculades a la Càtedra.

El secretari d'Estat de Telecomunicacions, Antonio Hernando, reafirmat "el compromís del Govern amb el desenvolupament de la indústria dels semiconductors a Europa, amb la col·laboració de les universitats públiques i les empreses que participen en la iniciativa" i també ha destacat la importància de despertar vocacions en aquest àmbit des d'edats primerenques.

El projecte forma part de la **estratègia estatal PERTE CHIP**, amb una dotació de més de 3,7 milions d'euros dels **fons Next Generation**, i compta amb una aportació addicional d'un milió d'euros de les empreses col·laboradores, les quals treballaran conjuntament amb la UPC per impulsar innovacions que contribuïran a la transició digital.