



La Comision Europea reúne en Bruselas a los representantes de las 5 primeras líneas piloto

Valerio Pruneri, director de la Línea Piloto PIXEurope, asiste al evento en Bruselas para presentar la iniciativa recientemente aprobada a todas las líneas piloto actualmente en funcionamiento

January 17, 2025

El pasado 16 de enero, 2025, la Comisión Europea ha organizado un acto ceremonial para celebrar el lanzamiento de las cinco primeras líneas piloto en el marco de la iniciativa Chips Joint Undertaking. El acto reunió a la vicepresidenta ejecutiva de la Comisión Europea para la Soberanía Tecnológica, la Seguridad y la Democracia, **Henna Virkkunen**, a los principales representantes de las organizaciones de investigación y tecnología que impulsan las [líneas piloto](#), al director ejecutivo de la Iniciativa Chips Joint Undertaking y a los representantes de las diferentes líneas piloto de los Estados miembros, entre ellos [Valerio Pruneri \(ICFO\)](#), director de la línea piloto PIXEurope, el director general de [imec](#), [Luc Van den Hove](#), director de la línea piloto NanoIC, Francois Jacq ([CEA-Leti](#)), director de la línea piloto FAMES, Albert

Heuberger ([Fraunhofer-Gesellschaft](#)), representante de la línea piloto APECS, y [Stefano Fabris](#) (Consiglio Nazionale delle Ricerche), representante de la línea piloto WBG (Wide Band Gap).

El evento tuvo lugar en la sede de la Comisión Europea en Berlaymont, Bruselas. La celebración marco el lanzamiento de las primeras cinco líneas piloto europeas que tienen como objetivo cerrar la brecha entre la innovación en investigación y la fabricación a escala industrial, así como posicionar a Europa como una región próspera y un ecosistema líder para la industria de chips y semiconductores, en consonancia con la estrategia de la [Ley Europea de Chips](#).

Las líneas piloto cuentan con un total de 3.700 millones de euros en financiación, que incluyen contribuciones de la Unión Europea a través de los programas Horizonte Europa y Europa Digital, así como inversiones proporcionales de los Estados miembros participantes. Centradas en cinco áreas clave, estas líneas actuarán como centros de colaboración para las instituciones de investigación, el mundo académico y la industria. Proporcionarán acceso abierto a instalaciones de investigación de última generación, acelerando la experimentación, el desarrollo de procesos y la validación de tecnologías de semiconductores de vanguardia. Este esfuerzo está diseñado para fomentar la capacidad tecnológica, fortalecer la competitividad industrial de Europa e impulsar la innovación en diversos sectores.



Representantes de las 5 líneas piloto en Bruselas